

LISTA DE EXERCÍCIOS – EXTRA EXTRA

1. Converta os valores decimais abaixo para a representação em ponto flutuante (padrão IEEE-754, precisão simples).

a) $+5,125_{10} = +101,001_2 \xrightarrow{\text{NORM.}} +1,01001 \times 2^2 \Rightarrow 2+127=129=10000001$

$$R = [0|10000001010010000000000000000000]$$

b) $-64,25_{10} = -1000000,01_2 \xrightarrow{\text{NORM.}} -1,0000001 \times 2^6 \Rightarrow 6+127=133=10000101$

$$R = [1|1000010100000010000000000000000]$$

2. Obtenha os correspondentes decimais dos números abaixo, considerando que os dados estão representados e, ponto flutuante (padrão IEEE-754, precisão simples).

a) $01000010010110100000000000000000$ MANTISSA: $1,101101 \times 2^5 \Rightarrow 110110,1$
 SINAL \swarrow $10000100 = 132 - 127 = 5$ \nwarrow $54 \xrightarrow{\delta} 0,5$

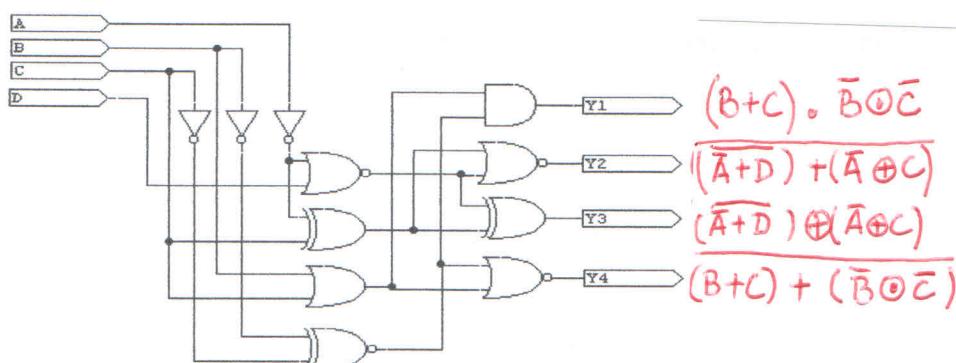
$$R: +54,5$$

b) $10111101110100000000000000000000$ MANTISSA: $1,1101 \times 2^{-2} \Rightarrow 0,011101$
 SINAL \swarrow $0111101 = 125 - 127 = -2$ \nwarrow $11 \xrightarrow{-2-3-4-5-6} 0,25$

$$R: -0,453125$$

$$\begin{array}{r} 0,25 \\ 0,125 \\ 0,0625 \\ 0,015625 \\ \hline 0,453125 \end{array}$$

3. Dado o circuito abaixo, encontre as expressões de Y_1 , Y_2 , Y_3 e Y_4 em função das entradas A, B, C e D.



4. Na expressão de Y_1 , do exercício acima, para B igual a 0, Y_1 é igual a:

- a) 0 b) 1 c) C d) A e) D

5. Apresente os resultados das operações lógicas abaixo:

$0 \cdot 1 = \emptyset$	$A + 1 = 1$
$1 \cdot 1 = 1$	$1 + 0 = 1$
$A \cdot 1 = A$	$A + 0 = A$
$B \cdot 0 = \emptyset$	$0 + 0 = \emptyset$

$$\begin{cases} (B+C) \cdot (\bar{B} \oplus \bar{C}) \\ (0+C) \cdot (\bar{0} \oplus \bar{C}) \\ C \cdot (1 \oplus \bar{C}) \\ C \cdot \frac{1}{C} = \emptyset \end{cases}$$

6. O resultado da operação $A \cdot A$ é:

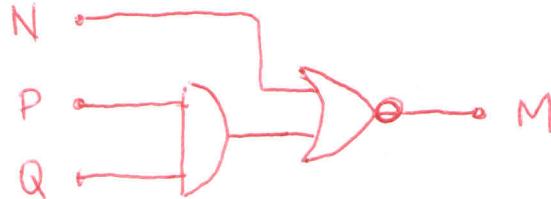
- a) 0 b) 1 c) A d) \bar{A} e) n.r.a.

7. O resultado da operação $A + A \cdot B$ é: $\Rightarrow A + A \cdot B \Rightarrow A(1+B) \xrightarrow{1} A \cdot 1 \Rightarrow A$

- a) 1 b) A c) B d) $\bar{A} + B$ e) n.r.a.

8. Desenhe o circuito lógico definido pela expressão abaixo.

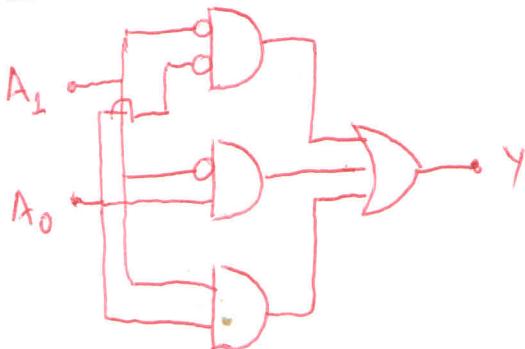
a) $M = \overline{N + PQ}$



9. Para a tabela-verdade dada a seguir, encontre os minitermos, a expressão lógica (obtida a partir da soma de produtos) e desenhe o circuito lógico equivalente, simplifique a expressão obtida e forneça o circuito lógico correspondente.

a)

CIRCUITO COMPLETO:



A ₁	A ₀	Y
0	0	1
0	1	1
1	0	0
1	1	1

$$\begin{aligned} &\bar{A}_1, \bar{A}_0 \\ &\bar{A}_1, A_0 \\ &A_1, A_0 \end{aligned}$$

EXPRESSÃO LÓGICA:

$$Y = \bar{A}_1 \bar{A}_0 + \bar{A}_1 A_0 + A_1 A_0$$

SIMPLEZAÇÃO:

$$Y = \bar{A}_1 \bar{A}_0 + \bar{A}_1 A_0 + A_1 A_0$$

$$Y = \bar{A}_1 (\bar{A}_0 \text{ } \checkmark \text{ } A_0)$$

$$Y = \bar{A}_1 + A_1 A_0 \quad (\text{TEOREMA ABSORÇÃO})$$

$$(Y = \bar{A}_1 + A_0)$$

EXPRESSÃO SIMPLIFICADA

CIRCUITO SIMPLIFICADO:

